

## 職務経歴書

××××年×月×日現在

氏名：

### 職歴概要

19××年4月 株式会社 電気入社  
 19××年6月 中央研究所 課へ配属  
 20××年9月 株式会社 電気退社  
 20××年10月 株式会社 入社 第一設計部に配属  
 現在に至る

### 得意分野

学会発表、プレゼンテーション経験(国内外)  
 ・カスタム LSI の設計・開発経験  
 ・顧客との技術的な打ち合わせ 調整および交渉

### 職務経歴

期間	業務内容	開発環境等	役割等
19××年4月   19××年6月 (3ヶ月)	<b>新人研修</b> ・ビジネスマナー研修後、製造工場を回り販売製品の組み立て研修を受講。		
19××年7月   20××年10月 (×年4ヶ月)	<b>ASICの開発(担当者6名)</b> ・M社製 W-CDMA 携帯電話の基地局用 LSI の開発。 ・M社が記述した RTL をシミュレーションし、デバッグ後に ASIC 回路化する(インプリメンティング)作業を受注。 ・回路規模は約75万ゲート。 ・開発初期においてシミュレーションを担当。 ・開発中版以降はインプリメンテーションも担当。	言語： VHDL、 ツール： ModelSim、 FJ-TOOL OS：	担当:開発者 人数：名
20××年11月   現在 (×年×ヶ月)	<b>FPGAの開発(担当者3名)</b> ・S社製 PCI バス評価ボード用 LSI の開発。 ・設計仕様書の作成から実機によるシミュレーションまでを受注。 ・DMA コントロールブロック、レジスタコントロールブロックを担当し、設計仕様書の作成から実機シミュレーションまで実施。 ・S社製 FPGA にはT社製 DSP を使用。 ・現在、実機シミュレーションを実施中。 ・DMA コントロールブロックに仕様追加の依頼がある為、今後バージョンアップの予定。	言語： VHDL、 ツール： ModelSim、 Foundation -ISE OS：	担当:開発者 人数：名

担当:該当期間内の担当内容を、期間順に記載

### 取得資格等

19××年10月	情報処理技術者第一種
19××年3月	工学修士号
英語力	TOEIC 765点 (20××年8月)

以上